
Programmation FPGA sur carte Arduino MKR VIDOR 4000

Christophe Hoffmann*¹

¹Institut Pluridisciplinaire Hubert Curien – CNRS – France

Résumé

Présentation de la carte Arduino MKR VIDOR 4000, qui regroupe un microcontrôleur faible consommation ARM Cortex-M0 32 bits SAM D21 (langage Arduino) et un FPGA Intel Cyclone 10CL016 (langage Verilog).

10 exemplaires de cette carte ont été achetés par le réseau des électroniciens afin d'organiser en région des formations d'initiation à la programmation FPGA.

Mots-Clés: FPGA, Verilog, Arduino

*Intervenant